SEMICONDUCTOR DEVICE

Patent Number:

JP59231825

Publication date:

1984-12-26

Inventor(s):

ONO TAKASHI; others: 01

Applicant(s)::

TOSHIBA KK

Requested Patent: Im JP59231825

Application Number: JP19830106168 19830614

Priority Number(s):

IPC Classification:

H01L21/58

EC Classification:

Equivalents:

Abstract

PURPOSE:To enable to attain enhancement of reliability and reduction of cost of a semiconductor device by a method wherein a semiconductor element is fixed to the head of a lead frame according to die bonding interposing a heat softening tape between them.

CONSTITUTION: A semiconductor device is constructed in structure bonded with an IC chip 6 to the head 2 of a lead frame 5' interposing a heat softening tape 10 between them. The tape 10 thereof is constructed in three layer structure interposing a polyimide film 11 between polyethylene fluoride films 121, 122 of two sheets, for example. The tape 10 constructed in such a way has high viscosity at the upper limit temperature of the degree of 250 deg.C at the assembling process not to be softened, softened in the neighborhood of 400 deg.C to reduce viscosity, and presents adhesion. According to this construction, gold plating treatment aiming to adhere to the main surface of the frame 5' can be omitted, and the chip 6 can be fixed according to die bonding with favorable reliability on the head 2 without performing heat curing treatment.

Data supplied from the **esp@cenet** database - I2.

BEST AVAILABLE COPY

(19) 日本国特許庁 (JP)

⑪特許出願公開

⑫公開特許公報(A)

昭59—231825

௵Int. Cl.³ H 01 L. 21/58 識別記号

庁内整理番号 6679-5F

砂公開 昭和59年(1984)12月26日

発明の数 1 審査請求 未請求

(全 3 頁)

69半導体装置

②特 昭58-106168

昭58(1983)6月14日 修正

@発 明 者 小野貴士

> 大分市大字松岡3500番地東京芝 浦電気株式会社大分工場内

@発 明 者 工藤真秀

大分市大字松岡3500番地東京芝 浦電気株式会社大分工場内

人 株式会社東芝 の出

川崎市幸区堀川町72番地

四代 理 人 弁理士 鈴江武彦

外2名

1.発明の名称

半 渡

2. 特許 餅水の短期

リードフレームのベッドに半導体素子を熟飲 化性テーブを介してダイポンディングしたこと を特徴とする半導体装置。

8. 発明の詳細な説明

[発明の技術分野]

本発明は半導体装置に関し、特にリードフレ ームと半導体製子とのダイポンデイング構造を 改良した半導体装置に係る。

(発明の技術的背景とその問題点)

従来の半導体装置としては、第1四(4)。(1)に 示す如く枠体(図示せず)にブリッジュを介し て支持されたベッド』と、このペッド』の周辺 化一端が近接して配置された複数のリードま… とからなり、これらベッド2等の主面に金メッ キ脳 4 を彼鼠したリードフレーム <u>5</u> を用い、こ のリードフレーム5のベッド2に半導体出子(例

えばICチップ)6をAu-SI共品階1によ リダイボンデイングした格益のものが知られて いる。また、第2図に示す如く、リードフレー ム <u>6</u> のベッド 2 上に I C チップ 6 を半日ロー 8 を介してダイポンデイングした構造の半導体薬 置も知られている。

一方、最近、組立工程のインライン化等を目 的として鮮る図に示す如く金メッキ胎の被殺の ないリードフレームがのベッド2上に、ICチ ンプ 6 をエポキシ樹脂と銀数粉末からなる導電 性接着削陥のを介してダイポンディングした機 造の半導体装置が開発されている。しかしをが ら、かかる構造の半導体装置にあつては退促性 接射剤がベースト状で取扱いが不便であること、 點 便 化性 で あるた め に ダイポンティングの時間 が長くなること等の工程合理化を進める上で支 解があつた。

〔発明の目的〕

本 発明は 信 類性向上、 コストダウンを実現し た半導体装置を提供しよりとするものである。

特問母59-231825 (2)

[発明の概要]

本発明はリードフレームのベッド化半部体器 子を恐軟化性テープを介してダイボンデイング することによつて、配述した効果を有する半導 体装置を待ることができる。

[発明の実施例]

以下、本発明の実施例を第4回を参照して説明する。なお、第1回例、例と同様を部材は同符号を付して説明を省略する。

本発明の半導体装置は新 4 図に示す如くりートフレーム 5'のベンド 2 に I C チップ 6 を厚さ 2 0 ~ 3 0 μm の強軟化性テーブ 1 0 を介して ダイボンデイングした構造になつている。 この 無軟化性テーブ 1 0 は倒えばポリイミドフィルム 1 1 を 2 枚のポリフツ化エチレンフイルム 1 2 、 , 1 2 、 で挟んだ 3 焙構盗とをつていか 1 2 、 , 1 2 、 で挟んだ 3 焙構盗とをつていか 1 0 は 紅 5 回 に 示す如く 似性テーブ 1 0 は 紅 5 回 に 示す如く 似 立工程での上限過度(2 5 0 で程度)では 飲化せずに高い粘度を有し、 4 0 0 で近辺で か 化して粘度が低く なり粘着性を示すものである。

たお、ICチップのダイポンディングにあたつ ては予めリードフレームのベッド上に熱軟化性 テーブを敵関し、400 で前後の無を加えて搭 潜し、一旦冷却した後、改めて400 で前後に 加熱してベッド上の熱軟化性テーブを軟化させ た状態でICチップをダイポンディングする。

更に、熱軟化性ナーブ10としてポリイミド

フィ ルム 11 を 2 枚のポリフッ化エチレンフィルム 1 2 : ・ 1 2 : で挟んだ 3 暦構造のものを用いれば、不納物(C & 幹)が少なく、 耐湿信頼 性の高い半導体装置を得ることができる。

なお、上配実施例ではポリフツ化エチレンフイルムをベースとした三形構造の熱軟化性テーブを用いたが、他の熱可塑性樹脂からなる熱軟化性テープを用いてもよい。

[発明の効果]

以上評述した如く、本発明によれば半導体器子をリードフレームのベッド上に高信額性でダイボンデイングされ、しかもダイボンディングの自動化を容易に遊成し得る半導体装置を提供できる。

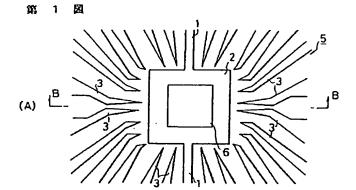
4. 図面の助単な説明

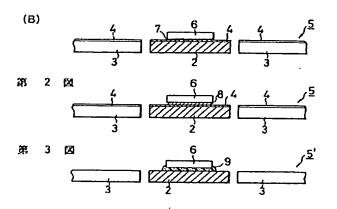
部 1 図 W は 従来の A u ー 8 i 共品法により I C ナップがダイポンディングされた 半導体装置の 装 四平面図、同図 (B) は 同図 W の B ー B 緑に 行う 断 面図、 第 2 図は 従来の 半田 ロ ー 法により I C チップがダイボンディングされた 半導体 装置の 要部所面図、第3図は従来の専電性接触剂によりICチンプがタイポンディングされた半導体 袋鞋の製部断面図、第4図は本条明の一袋詢例 を示す半導件装置の契部筋面図、第5図は本発 図に用いられる無数化性テープの加熱温度に対 する粘度変化を示す特性図である。

2 …ベッド、 2 …リード、 5'…リードフレーム、 6 … I Cチップ、 1 0 … 熱軟化性テープ、 1 1 …ポリイミドフイルム、 1 2 1 , 1 2 2 … ポリフッ化エチレンフイルム。

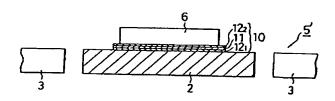
出願人代理人 弁理士 给 江 武 彦

BEST AVAILABLE COPY

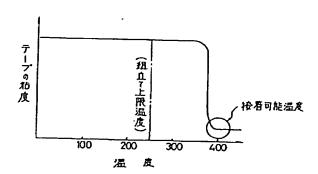




第 4 図



第 5 図



BEST AVAILABLE COPY